

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

65933-085<sup>119</sup>  
Yamashita  
March 31, 2004  
McDermott, Will & Emery

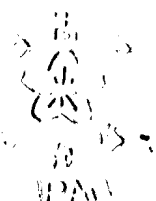
別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日                      2 0 0 3 年    3 月 3 1 日  
Date of Application:

出 願 番 号                      特 願 2 0 0 3 - 0 9 7 0 5 6  
Application Number:  
[ST. 10/C]:                      [ J P 2 0 0 3 - 0 9 7 0 5 6 ]

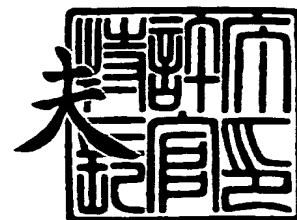
出      願      人                      三 洋 電 機 株 式 会 社  
Applicant(s):



2 0 0 4 年    1 月    8 日

特許庁長官  
Commissioner,  
Japan Patent Office

今 井 康 夫



出証番号    出証特 2 0 0 3 - 3 1 0 9 7 5 8

【書類名】 特許願

【整理番号】 NQB1030036

【提出日】 平成15年 3月31日

【あて先】 特許庁長官殿

【国際特許分類】 G09G 3/00

【発明者】

【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社  
社内

【氏名】 山下 敦弘

【特許出願人】

【識別番号】 000001889

【氏名又は名称】 三洋電機株式会社

【代理人】

【識別番号】 100105924

【弁理士】

【氏名又は名称】 森下 賢樹

【電話番号】 03-3461-3687

【手数料の表示】

【予納台帳番号】 091329

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 表示装置

【特許請求の範囲】

【請求項 1】 複数の画素回路を備えるデジタル駆動型の表示装置であって

、  
前記複数の画素回路は、  
電流が供給されることにより発光する発光素子と、  
前記発光素子への電流の供給を制御する、線形領域で動作される駆動用トランジスタと、をそれぞれ含み、

前記表示装置は、各画素回路の発光素子に電流を供給する電源線をさらに備え、

前記電源線は、高電位側の第 1 の電源から第 1 の節点で各画素回路へ分岐し、各画素回路から第 2 の節点で収束して低電位側の第 2 の電源に接続するように構成され、

前記第 1 の節点と前記第 1 の電源との間に、前記発光素子に流れる電流を調整する電流調整回路が設けられることを特徴とする表示装置。

【請求項 2】 前記電流調整回路は、前記第 1 の節点における電流が減少したときに、前記第 1 の節点の電位を上昇させることにより、前記駆動用トランジスタの動作点を電流が増加する方向に移動させるよう機能することを特徴とする請求項 1 に記載の表示装置。

【請求項 3】 複数の画素回路を備えるデジタル駆動型の表示装置であって

、  
前記複数の画素回路は、  
電流が供給されることにより発光する発光素子と、  
前記発光素子への電流の供給を制御する、線形領域で動作される駆動用トランジスタと、をそれぞれ含み、

前記表示装置は、各画素回路の発光素子に電流を供給する電源線をさらに備え、

前記電源線は、高電位側の第 1 の電源から第 1 の節点で各画素回路へ分岐し、

各画素回路から第2の節点で収束して低電位側の第2の電源に接続するように構成され、

前記第2の節点と前記第2の電源との間に、前記発光素子に流れる電流を調整する電流調整回路が設けられることを特徴とする表示装置。

【請求項4】 前記電流調整回路は、前記第2の節点における電流が減少したときに、前記第2の節点の電位を降下させることにより、前記駆動用トランジスタの動作点を電流が増加する方向に移動させるよう機能することを特徴とする請求項3に記載の表示装置。

【請求項5】 前記電流調整回路は、トランジスタであることを特徴とする請求項1から4のいずれかに記載の表示装置。

【請求項6】 前記電流調整回路は、抵抗素子であることを特徴とする請求項1から4のいずれかに記載の表示装置。

#### 【発明の詳細な説明】

##### 【0001】

##### 【発明の属する技術分野】

本発明は、表示装置に関し、とくに、複数の画素回路を備えるデジタル駆動型の表示装置に関する。

##### 【0002】

##### 【従来の技術】

有機エレクトロルミネッセンス表示装置（以下、「有機EL表示装置」または「有機ELパネル」ともいう）が、新たな平面型表示装置として注目されている。有機EL表示装置は、現在広く普及している液晶表示装置を席卷する日も近いと目されており、実用化に向けて熾烈な開発競争の最中にある。

##### 【0003】

有機EL表示装置の駆動方式には、大きく分けて、アナログ駆動方式とデジタル駆動方式の2種類がある。アナログ駆動方式は、各有機EL素子にデータ電圧に応じた大きさの電流を供給して、データ電圧に応じた輝度で点灯させる方式である。デジタル駆動方式は、様々な方式が提案されているが、たとえば時間階調方式は、各有機EL素子にデータ電圧に応じたデューティ比を有するパルス電流

を供給して、データ電圧に応じた期間点灯させ、多階調を表現する方式である。

#### 【0004】

時間階調方式のうち、サブフィールド駆動方式では、1画面の表示周期である1フィールド（フレーム）期間を複数のサブフィールド（フレーム）期間に分割し、各サブフィールド期間における点灯のオン／オフを制御することにより、データ電圧に応じた期間、有機EL素子を点灯させる。このとき、有機発光素子には同じ大きさの電流が供給され、有機発光素子は同じ輝度で発光するが、点灯時間の長短により階調が表現される。各サブフィールドの発光期間は、2のn乗（ $n=0, 1, 2, \dots, N-1$ ）の長さを有し、たとえば1, 2, 4, 8, 16, 32, 64, 128の長さに設定された発光期間のオン／オフにより、256階調が表現される。

#### 【0005】

上述のような時間階調方式を採用した有機ELパネルでは、トランジスタのばらつきの影響を軽減するために、有機発光素子を定電流駆動させるための駆動用トランジスタを線形領域で動作させるのが好ましい。

#### 【0006】

##### 【特許文献1】

特開平10-312173号公報

#### 【0007】

##### 【発明が解決しようとする課題】

しかしながら、デジタル駆動方式において、駆動用トランジスタを線形領域で動作させる場合、駆動用トランジスタを飽和領域で動作させるアナログ駆動方式に比べて、温度変化や経時劣化による電流の変動が大きいという問題がある。有機発光素子に供給する電流の変動が大きいと、有機発光素子の輝度にばらつきが生じ、表示品質が劣化する恐れがある。

#### 【0008】

本発明はこうした状況に鑑みてなされたものであり、その目的は、デジタル駆動型の表示装置における輝度のばらつきを軽減する技術の提供にある。本発明の別の目的は、デジタル駆動型の表示装置における経時劣化による輝度の低下を軽

減する技術の提供にある。本発明のさらに別の目的は、デジタル駆動型の表示装置における熱暴走の発生を抑える技術の提供にある。

#### 【0009】

##### 【課題を解決するための手段】

本発明のある態様は、表示装置に関する。この表示装置は、複数の画素回路を備えるデジタル駆動型の表示装置であって、複数の画素回路は、電流が供給されることにより発光する発光素子と、発光素子への電流の供給を制御する、線形領域で動作される駆動用トランジスタと、をそれぞれ含み、表示装置は、各画素回路の発光素子に電流を供給する電源線をさらに備え、電源線は、高電位側の第1の電源から第1の節点で各画素回路へ分岐し、各画素回路から第2の節点で収束して低電位側の第2の電源に接続するように構成され、第1の節点と第1の電源との間に、発光素子に流れる電流を調整する電流調整回路が設けられることを特徴とする。1つの電流制御回路により、全画素回路の発光素子に流れる電流を調整することができるので、回路構成を簡略化することができる。

#### 【0010】

電流調整回路は、第1の節点における電流が減少したときに、第1の節点の電位を上昇させることにより、駆動用トランジスタの動作点を電流が増加する方向に移動させるよう機能してもよい。電流調整回路は、トランジスタであってもよいし、抵抗素子であってもよい。

#### 【0011】

本発明の別の態様も、表示装置に関する。この表示装置は、複数の画素回路を備えるデジタル駆動型の表示装置であって、複数の画素回路は、電流が供給されることにより発光する発光素子と、発光素子への電流の供給を制御する、線形領域で動作される駆動用トランジスタと、をそれぞれ含み、表示装置は、各画素回路の発光素子に電流を供給する電源線をさらに備え、電源線は、高電位側の第1の電源から第1の節点で各画素回路へ分岐し、各画素回路から第2の節点で収束して低電位側の第2の電源に接続するように構成され、第2の節点と第2の電源との間に、発光素子に流れる電流を調整する電流調整回路が設けられることを特徴とする。この態様によっても、1つの電流制御回路により、全画素回路の発光

素子に流れる電流を調整することができるので、回路構成を簡略化することができる。

#### 【0012】

電流調整回路は、第2の節点における電流が減少したときに、第2の節点の電位を降下させることにより、駆動用トランジスタの動作点を電流が増加する方向に移動させるよう機能してもよい。電流調整回路は、トランジスタであってもよいし、抵抗素子であってもよい。

#### 【0013】

##### 【発明の実施の形態】

##### (第1の実施の形態)

図1は、第1の実施の形態に係る有機EL表示装置10の構成を示す。有機EL表示装置10は、複数の画素をマトリクス状に配列した有機ELパネル5、有機ELパネル5に走査信号を供給する走査ドライバ3、および有機ELパネル5に輝度データ信号を供給するデータドライバ4を含む有機EL表示ユニット2と、映像信号を処理する映像信号処理回路6と、表示のタイミングを制御するタイミング信号を発生するタイミング信号発生回路7とを備える。

#### 【0014】

映像信号処理回路6は、入力された映像信号に対して表示に必要な処理を施し、R、G、Bの3原色の映像信号をデータドライバ4に出力し、水平同期信号H Sync および垂直同期信号V Sync をタイミング信号発生回路7に出力する。タイミング信号発生回路7は、水平同期信号H Sync と垂直同期信号V Sync に基づいて、表示のタイミングを制御するタイミング信号を発生し、走査ドライバ3およびデータドライバ4に供給する。

#### 【0015】

図2は、有機ELパネル5の回路の構成を示す。有機ELパネル5の各画素を構成する画素回路100は、有機発光素子OLEDと、有機発光素子OLEDに対するデータの書き込みのタイミングを制御するスイッチングトランジスタTr1と、有機発光素子OLEDに対する通電を制御する駆動用トランジスタTr2と、保持容量Cと、輝度データ電圧をパルス幅に変調するパルス幅変調(Pulse

Width Modulation: PWM) 回路 50 と、走査信号を送る走査線 SCAN と、輝度データを送るデータ線 DATA と、有機発光素子 OLED に電流を供給する電源線 V1 および V2 とを備える。電源線 V1 は、高電位側の電源 VDD から節点 N1 で各画素回路 100 に分岐し、電源線 V2 は、各画素回路 100 から節点 N2 で収束して低電位側の電源 CV に接続される。データ線 DATA は、有機発光素子 OLED のそれぞれの輝度を制御するための輝度データの信号を流す。走査線 SCAN は、有機発光素子 OLED のそれぞれの発光タイミングを制御するための走査信号を流す。

#### 【0016】

スイッチングトランジスタ Tr1 は、ゲート電極が走査線 SCAN に接続され、ソース電極がデータ線 DATA に接続され、ドレイン電極が PWM 回路 50 に接続される。スイッチングトランジスタ Tr1 は、シングルゲート構造、ダブルゲート構造、または 3 以上のゲート電極を有するマルチゲート構造のいずれであってもよい。また、スイッチングトランジスタ Tr1 は、n チャネルトランジスタであっても p チャネルトランジスタであってもよい。ソース電極とドレイン電極が逆であってもよい。

#### 【0017】

駆動用トランジスタ Tr2 は、ソース電極が電源線 V1 に接続され、ドレイン電極が有機発光素子 OLED の陽極に接続され、ゲート電極が PWM 回路 50 に接続される。駆動用トランジスタ Tr2 も、スイッチングトランジスタ Tr1 と同様に、シングルゲート構造であってもマルチゲート構造であってもよく、n チャネルトランジスタであっても p チャネルトランジスタであってもよい。

#### 【0018】

有機発光素子 OLED は、陽極が駆動用トランジスタ Tr2 のドレイン電極に接続され、陰極は電源線 V2 に接続される。保持容量 C の一端は、スイッチングトランジスタ Tr1 のドレイン電極に接続され、他端は、図示しない配線に接続される。PWM 回路 50 は、スイッチングトランジスタ Tr1 のドレイン電極と、駆動用トランジスタ Tr2 のゲート電極との間に設けられる。

#### 【0019】

電源VDDから供給される電流は、電源線V1の節点N1から各画素回路100へ分岐し、各画素回路100のTr2および有機発光素子OLEDを通過して、電源線V2の節点N2へ収束し、電流調整回路の一例である電流調整用トランジスタTr3を通過して電源CVへ流れる。本実施の形態では、節点N2と電源CVとの間に、有機発光素子OLEDに流れる電流を調整する電流調整用トランジスタTr3が設けられる。後述するように、この電流調整用トランジスタTr3を設けることにより、有機発光素子OLEDの特性の経時変化や温度変化などに起因する電流の変動を軽減し、輝度の変動やばらつきを軽減することができる。

#### 【0020】

本実施の形態では、各画素ごとに電流調整回路を設けるのではなく、各画素回路100から出る電源線V2が収束する節点N2と電源CVとの間に電流調整回路を設けるので、1つの電流調整回路で全画素の有機発光素子OLEDに流れる電流を調整することができ、回路構成を簡略化することができる。また、有機ELパネル5の外部に設けることもできるため、電流調整用トランジスタTr3は薄膜トランジスタ（Thin Film Transistor：TFT）に限られず、その他の電界効果トランジスタ（Field Effect Transistor：FET）、バイポーラトランジスタなどを利用することもでき、素子の選択の幅が広がる。さらに、電流調整回路を有機ELパネル5の外部に設けるため、この回路の追加によるパネルの温度上昇がないという利点もある。

#### 【0021】

以上の構成による動作を説明する。まず、データドライバ4は、1ライン分の輝度データを用意し、各データ線DATA1、DATA2、・・・に供給する。ここで、走査ドライバ3が、データの書き込みを行う水平ラインの走査線SCANに走査信号を送ると、その水平ラインの画素のスイッチングトランジスタTr1がオンになり、データ線DATAに設定された輝度データが保持容量Cに設定されるとともに、PWM回路50に入力される。PWM回路50は、入力された輝度データの電圧を、その電圧に応じた幅を有するパルス信号に変調する。パルス信号は、一定の振幅を有し、輝度データに応じた期間アクティブとなる信号である。PWM回路50から出力されたパルス信号は、駆動用トランジスタTr2

のゲート電極に入力される。パルス信号がアクティブである期間だけ駆動用トランジスタ  $T_{r2}$  がオンとなり、一定の電流が有機発光素子  $OLED$  に供給されて、有機発光素子  $OLED$  が発光する。このとき、有機発光素子  $OLED$  に供給される電流は、電流調整用トランジスタ  $T_{r3}$  の働きで調整される。以上の動作が水平ライン分繰り返され、1 フレームの画像が表示される。

#### 【0022】

図3は、駆動用トランジスタ  $T_{r2}$  のソースドレイン間電圧と、有機発光素子  $OLED$  の両電極間の電圧と、電流調整用トランジスタ  $T_{r3}$  のソースドレイン間電圧との関係を示す。図3に示すように、駆動用トランジスタ  $T_{r2}$  のソースドレイン間電圧を  $V_{DS}$ 、有機発光素子  $OLED$  の両電極間の電圧を  $V_{OLED}$ 、電流調整用トランジスタ  $T_{r3}$  のソースドレイン間電圧を  $V_F$  とする。

#### 【0023】

図4は、電流調整素子を設けなかった場合に、温度変化や経時変化により有機発光素子  $OLED$  に流れる電流が変動する様子を説明するための図である。ある時点における有機発光素子  $OLED$  の特性曲線を 200a、駆動用トランジスタ  $T_{r2}$  の特性曲線を 210 で示す。このとき、駆動用トランジスタ  $T_{r2}$  の動作点は 230a であり、有機発光素子  $OLED$  および駆動用トランジスタ  $T_{r2}$  には、電流値  $I_1$  の電流が流れる。

#### 【0024】

有機発光素子  $OLED$  は、発光時間の経過とともに電流が流れにくくなり、輝度が低下することが知られている。すなわち、有機発光素子  $OLED$  の特性曲線は、経時劣化に伴って、図4において右方向へシフトする。また、温度の低下によっても、有機発光素子  $OLED$  の特性曲線は右方向へシフトする。経時劣化により輝度と電流が低下すると、表示パネルの温度が低下し、より電流を減少させる方向に特性曲線がシフトするので、さらに輝度が低下するという悪循環に陥る恐れがある。

#### 【0025】

ここで、経時変化または温度の低下により、有機発光素子  $OLED$  の特性曲線

が 200b にシフトすると、動作点は 230b に移動し、電流値は  $I_2$  に減少する。このとき、 $V_{OLED}$  は上昇し、 $V_{DS}$  は降下する。

#### 【0026】

図 5 は、温度変化や経時変化により有機発光素子 OLED に流れる電流が変動したときに、電流調整用トランジスタ  $T_{r3}$  により電流の変動が軽減される様子を説明するための図である。図 5 では、説明を分かりやすくするために、駆動用トランジスタ  $T_{r2}$  の特性曲線を、全画素の駆動用トランジスタ  $T_{r2}$  に流れる総電流量を基準として描いている。ある時点における有機発光素子 OLED の特性曲線を 202a、駆動用トランジスタ  $T_{r2}$  の特性曲線を 212、電流調整用トランジスタ  $T_{r3}$  の特性曲線を 222 で示す。有機発光素子 OLED の特性曲線 202a は、図 4 の場合に比べて、電流調整用トランジスタ  $T_{r3}$  のソースドレイン間電圧  $V_F$  の分だけオフセットされ、右へシフトしている。このとき、駆動用トランジスタ  $T_{r2}$  の動作点は 232a であり、有機発光素子 OLED および駆動用トランジスタ  $T_{r2}$  には、電流値  $I_3$  の電流が流れる。

#### 【0027】

ここで、経時変化または温度の低下により、有機発光素子 OLED の特性曲線が右方向へシフトしたとする。このとき、電流調整用トランジスタ  $T_{r3}$  のソースドレイン間電圧  $V_F$  の電圧降下を考慮しなければ、有機発光素子 OLED の特性曲線は 232b に移動し、駆動用トランジスタ  $T_{r2}$  の動作点は 232b に移動し、電流は  $I_4$  に減少することになる。ところが、電流調整用トランジスタ  $T_{r3}$  を流れる電流が減少すると、電流調整用トランジスタ  $T_{r3}$  の動作点が左下方向に移動し、ソースドレイン間電圧  $V_F$  が降下する。これにより、有機発光素子 OLED の陰極の電位が下がり、特性曲線の立ち上がりの電圧が降下するので、特性曲線は左方向へ移動する。以上の作用が働き、有機発光素子 OLED の特性曲線が 202c に落ち着くと、駆動用トランジスタ  $T_{r2}$  の動作点は 232c となり、電流は  $I_5$  となる。したがって、電流調整用トランジスタ  $T_{r3}$  を設けることにより、温度の低下や経時変化に起因する有機発光素子 OLED に流れる電流の減少を軽減することができる。

#### 【0028】

逆に、温度が高くなったとき、有機発光素子 O L E D の特性曲線は左方向にシフトするので、駆動用トランジスタ T r 2 の動作点が左上方向にシフトし、電流が増加する。すると、パネルの温度がさらに上昇して、熱暴走を引き起こす恐れがある。この場合も、電流調整用トランジスタ T r 3 の電流調整作用が働いて、電流を減少させる方向に動作点をシフトさせ、熱暴走を抑えることができる。具体的には、温度の上昇に伴って駆動用トランジスタ T r 2 の動作点 2 3 2 a が左上方向にシフトすると、有機発光素子 O L E D に流れる電流が増加し、電流調整用トランジスタ T r 3 を流れる電流も増加するので、電流調整用トランジスタ T r 3 のソースドレイン間電圧  $V_F$  が上昇する。その結果、有機発光素子 O L E D の特性曲線が右方向にシフトするので、駆動用トランジスタ T r 2 の動作点を右下方向へ戻す作用が働く。これにより、温度上昇に起因する電流の増加を軽減することができる。

#### 【0029】

上述の電流調整作用は、画面全体の総電流を補正するように働く。このことは、電流調整用トランジスタ T r 3 が、自動コントラスト制限回路 (Automatic Contrast Limiter: A C L) としても機能することを意味する。すなわち、輝度の高い画素が多い、明るい画面を表示するとき、全画素の有機発光素子 O L E D を流れる総電流が高くなるが、電流調整用トランジスタ T r 3 の電圧降下により、駆動用トランジスタ T r 2 の動作点が、電流を減少させる方向に移動するので、総電流が抑えられる。これにより、消費電力を低減することができる。

#### 【0030】

(第2の実施の形態)

図6は、第2の実施の形態に係る有機 E L パネル 5 の回路の構成を示す。本実施の形態の有機 E L パネル 5 の各画素を構成する画素回路 1 0 0 の構成は、図2に示した第1の実施の形態の画素回路 1 0 0 の構成と同様である。本実施の形態では、電流調整回路として機能する電流調整用トランジスタ T r 4 が、高電位側の電源 V D D と節点 N 1 との間に設けられる。その他の構成および動作は、第1の実施の形態と同様である。

#### 【0031】

図7は、温度変化や経時変化により有機発光素子OLEDに流れる電流が変動したときに、電流調整用トランジスタTr4により電流の変動が軽減される様子を説明するための図である。図7においても、説明を分かりやすくするために、駆動用トランジスタTr2の特性曲線を、全画素の駆動用トランジスタTr2に流れる総電流量を基準として描いている。ある時点における有機発光素子OLEDの特性曲線を204a、駆動用トランジスタTr2の特性曲線を214aで示す。このとき、駆動用トランジスタTr2の動作点は234aであり、有機発光素子OLEDおよび駆動用トランジスタTr2には、電流値I6の電流が流れる。

### 【0032】

ここで、経時変化または温度の低下により、有機発光素子OLEDの特性曲線が右方向へシフトしたとする。このとき、有機発光素子OLEDの特性曲線は204bに移動し、駆動用トランジスタTr2の動作点は234bに移動し、電流はI7に減少することになる。ところが、電流調整用トランジスタTr4を流れる電流が減少すると、電流調整用トランジスタTr4の動作点が右下方向に移動し、ソースドレイン間電圧 $V_F$ が降下する。これにより、駆動用トランジスタTr2の特性曲線が右方向に移動し、さらに、駆動用トランジスタTr2のソース電位が上昇し、ゲートソース間電圧 $V_{GS}$ が上昇するので、駆動用トランジスタTr2の特性曲線は214bとなる。すると、駆動用トランジスタTr2の動作点は234cとなり、電流はI8となる。したがって、電流調整用トランジスタTr4を設けることにより、温度の低下や経時変化に起因する有機発光素子OLEDに流れる電流の減少を軽減することができる。

### 【0033】

逆に、温度が高くなったとき、有機発光素子OLEDの特性曲線は左方向にシフトするので、駆動用トランジスタTr2の動作点が左上方向にシフトし、電流が増加する。このとき、電流調整用トランジスタTr4を流れる電流も増加するので、電流調整用トランジスタTr4のソースドレイン間電圧 $V_F$ が上昇する。その結果、駆動用トランジスタTr2の特性曲線が左方向へ移動し、さらに、駆動用トランジスタTr2のゲートソース間電圧 $V_{GS}$ が降下するので、駆動

用トランジスタ  $T_{r2}$  の特性曲線は下方に移動し、駆動用トランジスタ  $T_{r2}$  の動作点を右下方向へ戻す作用が働く。これにより、温度上昇に起因する電流の増加を軽減することができる。本実施の形態の電流調整用トランジスタ  $T_{r4}$  も、第1の実施の形態と同様に、ACLとしても機能するので、消費電力を低減することができる。

#### 【0034】

本実施の形態では、駆動用トランジスタ  $T_{r2}$  のゲートソース間電圧  $V_{GS}$  にも補正がかかるので、より効果的に電流調整作用を実現することができる。図5と図7を比較すると分かるように、同程度の補正効果を得る場合、本実施の形態の用が  $V_F$  が小さくて済むので、電流調整回路が消費する電力を低く抑えることができる。

#### 【0035】

図8は、電流調整回路の他の例を示す。図8(a)は、第1の実施の形態の電流調整回路として抵抗素子を用いた例を示し、図8(b)は、第2の実施の形態の電流調整回路として抵抗素子を用いた例を示す。抵抗素子を流れる電流が増加または減少すると、抵抗素子の両端の電圧が上昇または降下するので、第1および第2の実施の形態で説明したのと同様の原理で、電流調整作用が働く。図8(c)は、第1の実施の形態の電流調整回路として、デプレッション型のFETを用いた例を示し、図8(d)は、第2の実施の形態の電流調整回路として、デプレッション型のFETを用いた例を示す。図8(e)は、第1の実施の形態の電流調整回路として、バイポーラトランジスタを用いた例を示し、図8(f)は、第2の実施の形態の電流調整回路として、バイポーラトランジスタを用いた例を示す。電流調整回路としてトランジスタを用いる場合、図5および図7に示したように、特性曲線が上に凸の曲線である領域を用いて電流調整作用を実現することができるので、電流調整回路が消費する電力を低く抑えることができる。

#### 【0036】

以上、説明したように、本実施の形態の技術によれば、表示素子における温度変化や経時変化による輝度の変動を最小限に抑えることができる。これにより、表示装置の表示品位を向上させ、寿命を延ばすことができる。

**【0037】**

以上、本発明を実施の形態をもとに説明した。この実施の形態は例示であり、それらの各構成要素や各処理プロセスの組合せにいろいろな変形例が可能なこと、またそうした変形例も本発明の範囲にあることは当業者に理解されるところである。

**【0038】**

実施の形態では、PWM回路50により輝度データに応じたパルス幅を有するパルス信号を発生して、有機発光素子OLEDをデジタル駆動する例について説明したが、別の例では、サブフィールド駆動であってもよい。また、有機発光素子を例にとって説明したが、他の電流駆動型の発光素子にも本発明を適用可能である。

**【0039】****【発明の効果】**

本発明によれば、デジタル駆動型の表示素子における輝度の変動を軽減する技術を提供することができる。

**【図面の簡単な説明】**

**【図1】** 第1の実施の形態に係る有機EL表示装置の構成を示す図である。

**【図2】** 第1の実施の形態に係る有機ELパネルの回路の構成を示す図である。

**【図3】** 駆動用トランジスタTr2のソースドレイン間電圧と、有機発光素子OLEDの両電極間の電圧と、電流調整用トランジスタTr3のソースドレイン間電圧との関係を示す図である。

**【図4】** 電流調整素子を設けなかった場合に、温度変化や経時変化により有機発光素子OLEDに流れる電流が変動する様子を説明するための図である。

**【図5】** 温度変化や経時変化により有機発光素子OLEDに流れる電流が変動したときに、電流調整用トランジスタTr3により電流の変動が軽減される様子を説明するための図である。

**【図6】** 第2の実施の形態に係る有機ELパネルの回路の構成を示す図で

ある。

【図 7】 温度変化や経時変化により有機発光素子 O L E D に流れる電流が変動したときに、電流調整用トランジスタ T r 4 により電流の変動が軽減される様子を説明するための図である。

【図 8】 電流調整回路の他の例を示す図である。

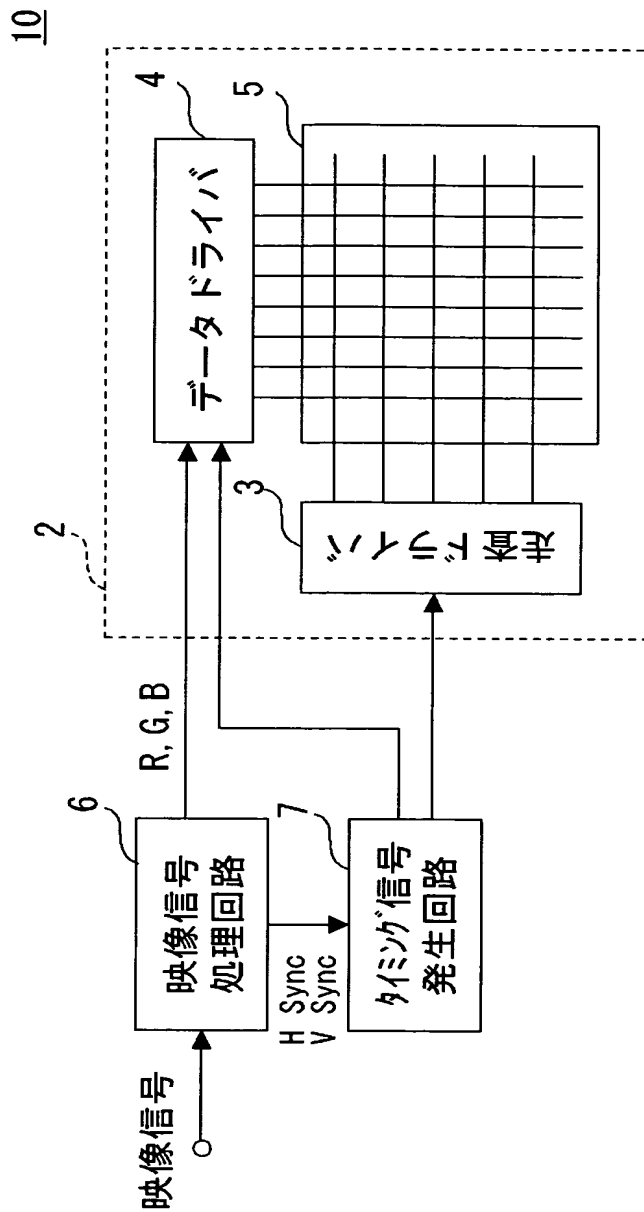
【符号の説明】

2・・・有機 E L 表示ユニット、3・・・走査ドライバ、4・・・データドライバ、5・・・有機 E L パネル、6・・・映像信号処理回路、7・・・タイミング信号発生回路、10・・・有機 E L 表示装置、50・・・P W M 回路、100・・・画素回路、O L E D・・・有機発光素子、T r 1・・・スイッチングトランジスタ、T r 2・・・駆動用トランジスタ、T r 3・・・電流調整用トランジスタ、T r 4・・・電流調整用トランジスタ、C・・・保持容量、V D D・・・電源、C V・・・電源、V 1・・・電源線、V 2・・・電源線、N 1・・・節点、N 2・・・節点、D A T A・・・データ線、S C A N・・・走査線。

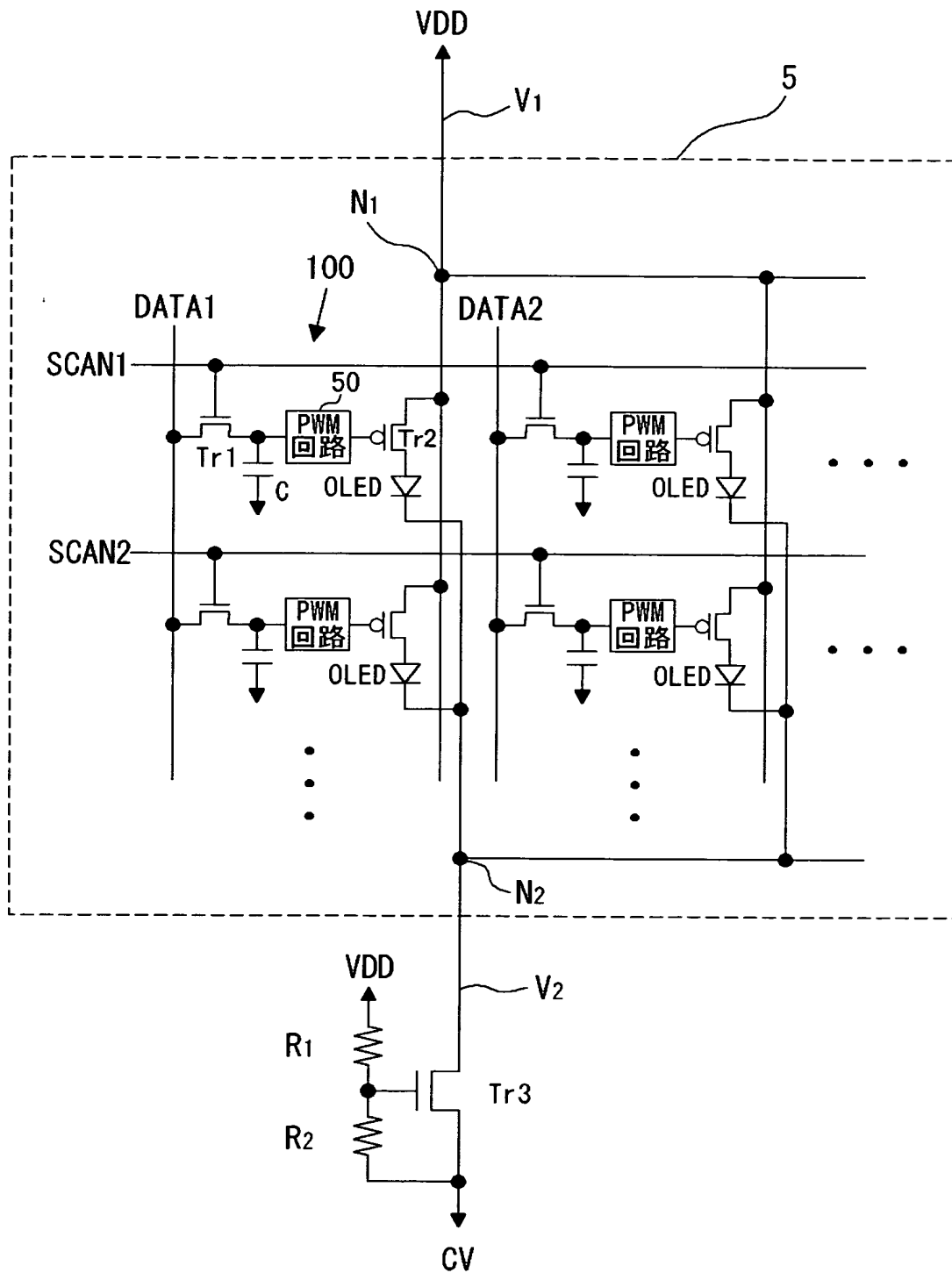
【書類名】

図面

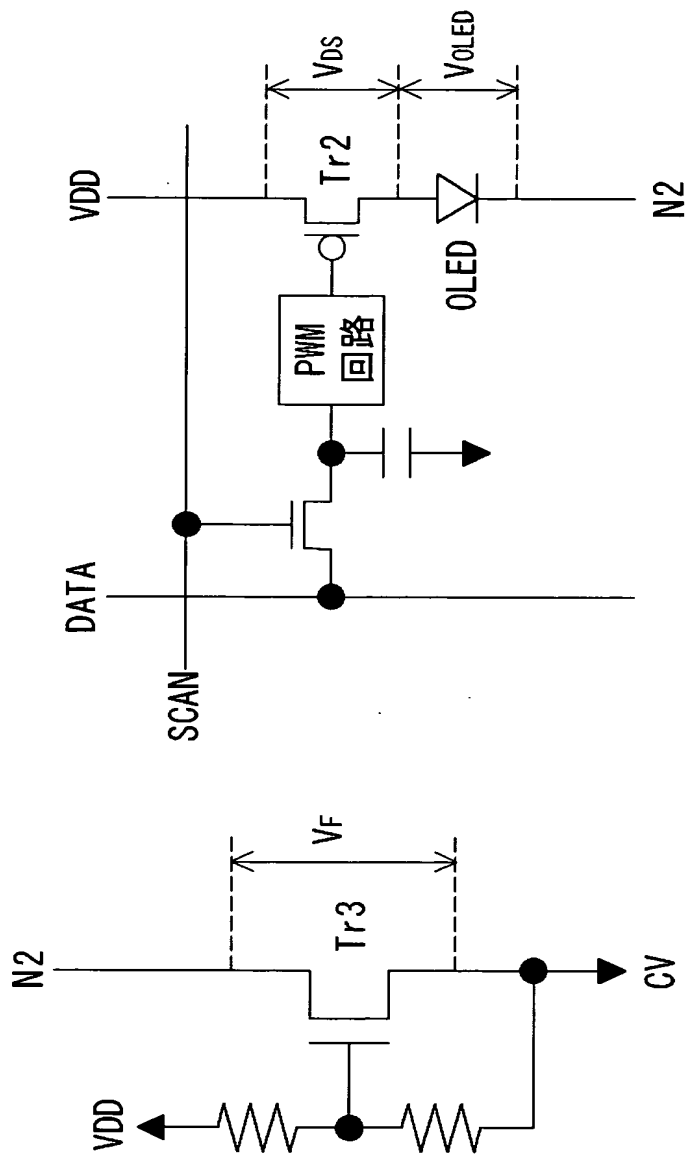
【図 1】



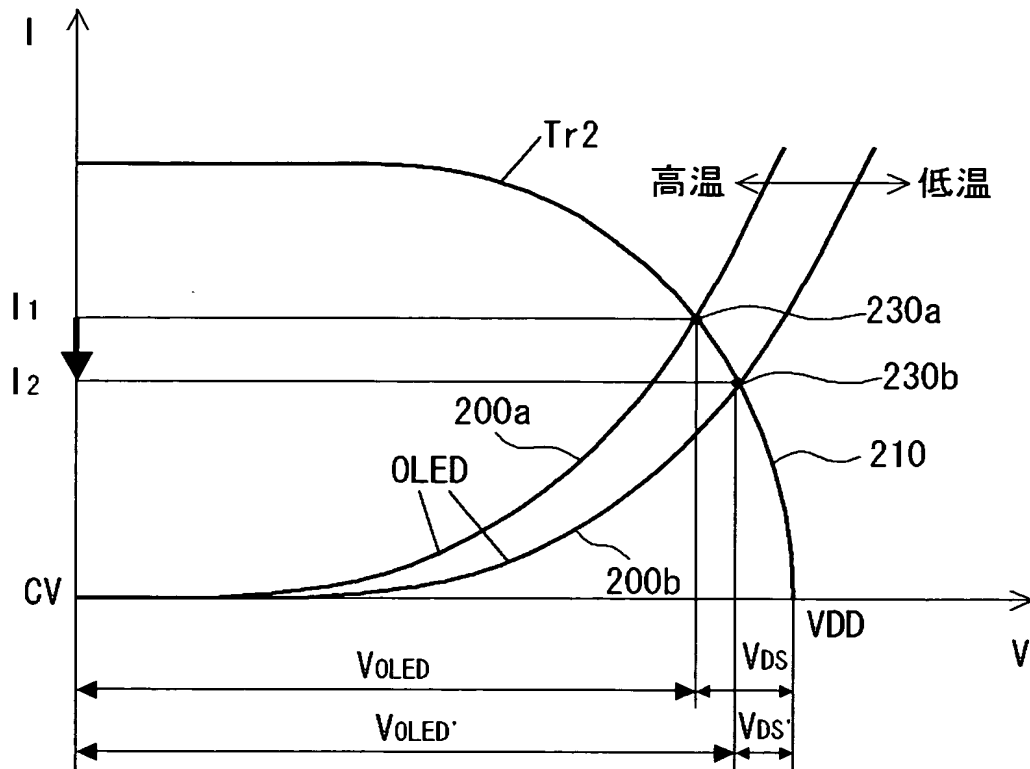
【図 2】



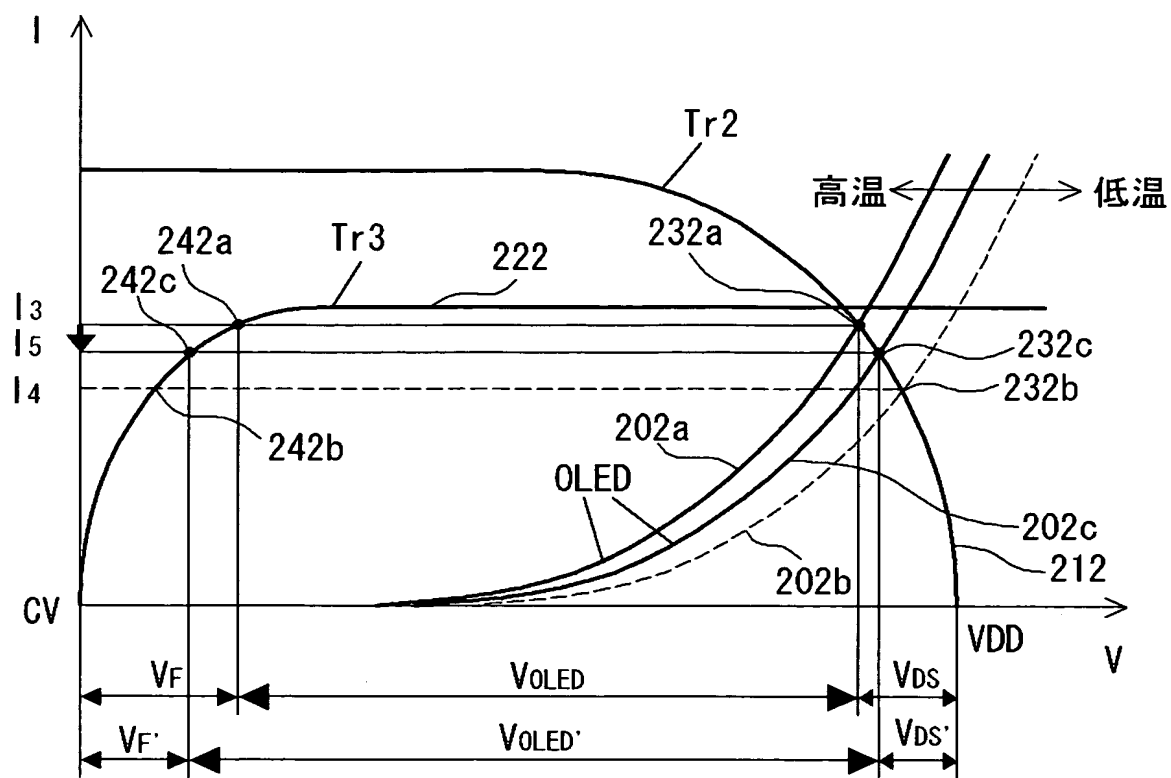
【図 3】



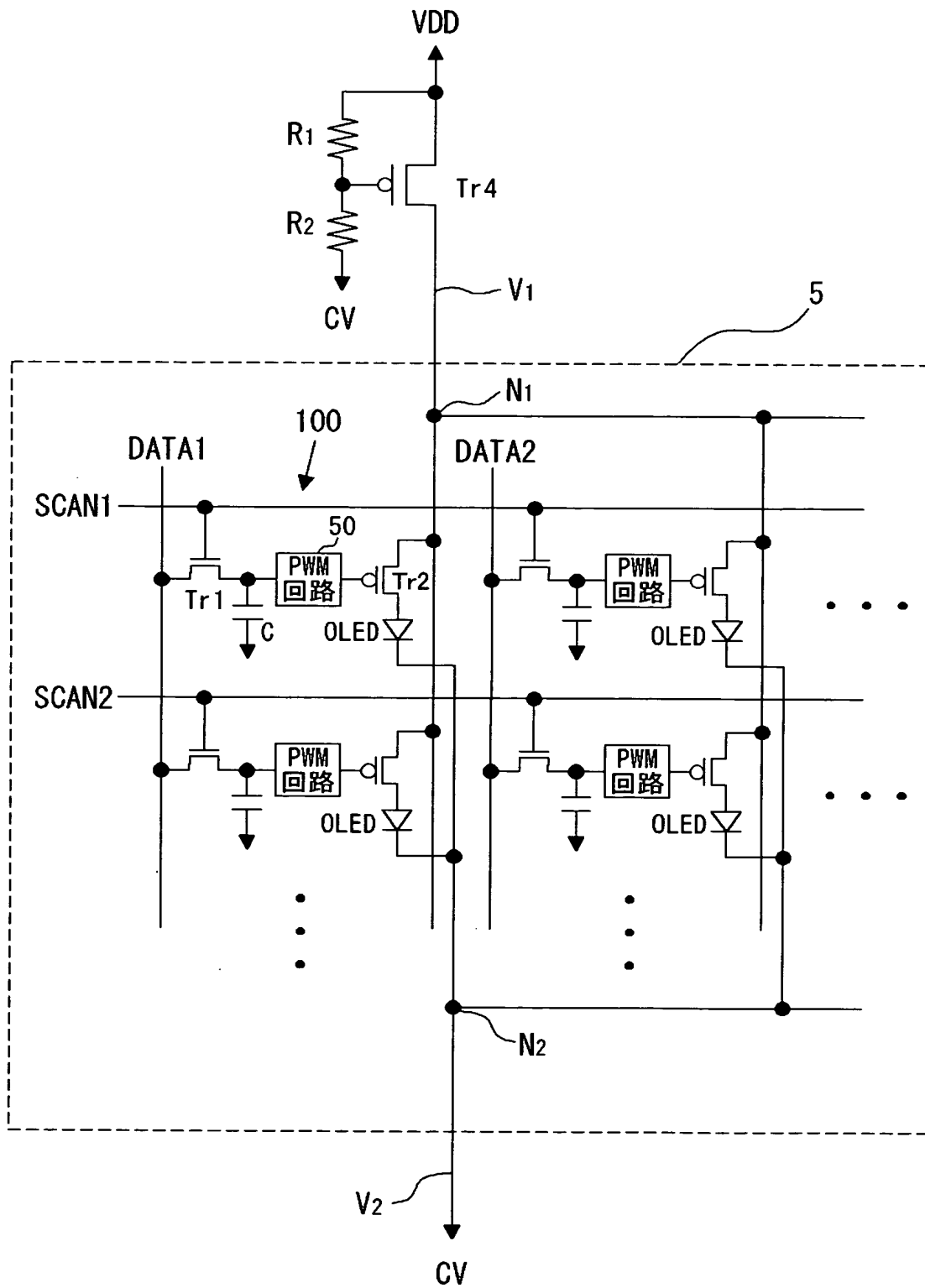
【図 4】



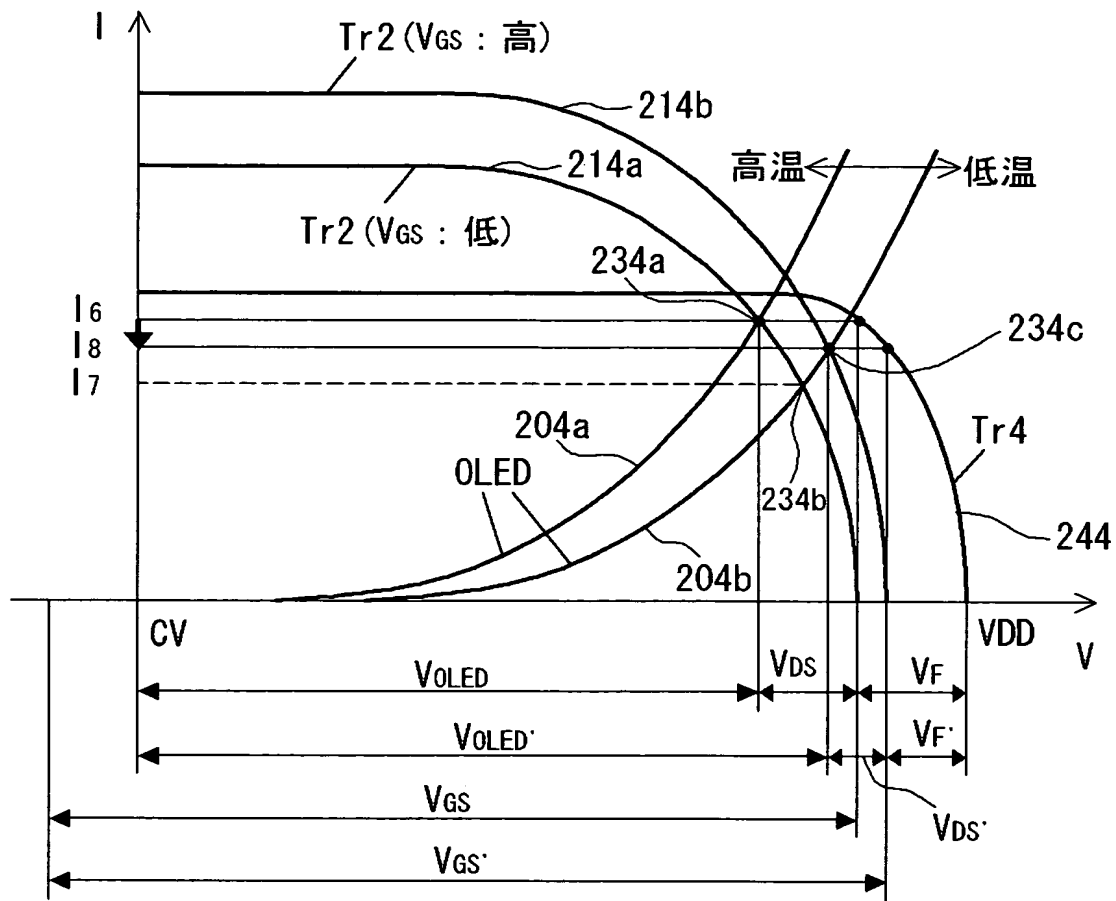
【図 5】



【図 6】



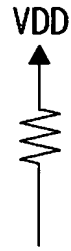
【図 7】



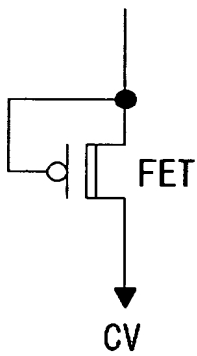
【図 8】



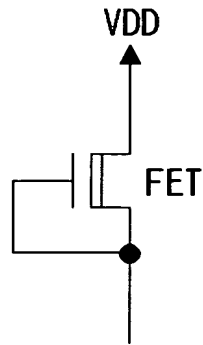
(a)



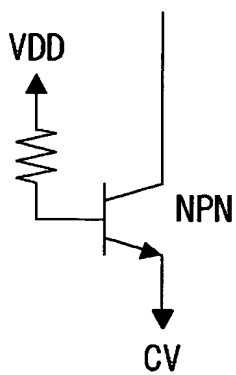
(b)



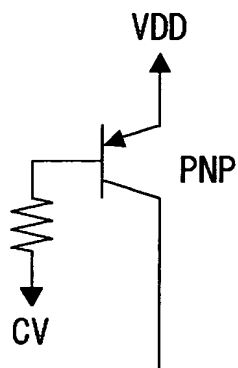
(c)



(d)



(e)



(f)

【書類名】 要約書

【要約】

【課題】 デジタル駆動型の表示素子における輝度の変動を軽減する。

【解決手段】 複数の画素回路を備えるデジタル駆動型の表示装置において、画素回路 100 に設けられた有機発光素子 OLED に流れる電流の変動を軽減するために、各画素回路 100 から出る電源線 V2 が収束する節点 N2 と低電位側の電源 CV との間に、有機発光素子 OLED に流れる電流を調整する電流調整用トランジスタ Tr3 が設けられる。電流調整用トランジスタ Tr3 に流れる電流が減少すると、ソースドレイン間電圧が降下し、駆動用トランジスタ Tr2 の動作点を、電流が増加する方向に移動させるように作用する。

【選択図】 図 2

特願 2003-097056

出願人履歴情報

識別番号

[000001889]

1. 変更年月日

1993年10月20日

[変更理由]

住所変更

住 所

大阪府守口市京阪本通2丁目5番5号

氏 名

三洋電機株式会社